文章编号:1004-2474(2018)03-0313-03

# K 波段 BAW 器件技术研究

毛世平,李文豪,江洪敏,郑泽渔

(中国电子科技集团公司第二十六研究所,重庆 400060)

摘 要:通过优化高频换能器设计、极薄压电薄膜制备等技术,试制出了 K 波段 BAW 延迟线样品。其工作中 心频率为 23.8 GHz,插入损耗为 51.9 dB,带宽为 1 122 MHz,延迟时间为 299 ns,直通抑制为 29 dB,3 次渡越抑制 为 40 dB。

关键词:体声波(BAW);延迟线;换能器;压电薄膜

**中图分类号:**TN65 文献标识码:A **DOI:**10.11977/j. issn. 1004-2474. 2018. 03. 001

## Study on K Band BAW Device Technology

#### MAO Shiping, LI Wenhao, JIANG Hongmin, ZHENG Zeyu

(The 26th Institute of China Electronics Technology Group Corporation, Chongqing 400060, China)

**Abstract**: By optimizing the high frequency transducer design and extra thin piezoelectric film preparation technique, a BAW delay line same operated at K band has been fabricated in this work. The operating center frequency of 23.8 GHz, insertion loss of 51.9 dB, bandwidth of 1 122 MHz, delay time of 299 ns, feed through suppression (FTS) of 29 dB and triple transmitting suppression (TTS) of 40 dB have been achieved.

Key words: BAW; delay line; transducer; piezoelectric film

#### 0 引言

体声波(BAW)微波延迟线具有损耗低、体积 小、质量小、温度稳定性及衰减稳定性好等优点,广 泛应用于雷达、高度表、目标模拟及电子对抗等军用 电子系统<sup>[1]</sup>。

本文针对 BAW 器件频率提升到 K 波段后出现 的一系列设计和工艺制备技术难题,通过设计、工 艺技术的研究和攻关,开展换能器拓扑结构优化 设计、腔体结构和可调的微带匹配网络设计研究 与攻关,初步探索了 K 波段 BAW 延迟线的设计和 工艺制备新方法。突破了相关设计和工艺技术难 题,在高频低损耗换能器设计,倒置换能器工艺方 案,极薄压电薄膜生长,换能器阻抗匹配等方面取 得了技术创新和突破,试制出了 K 波段 BAW 延迟 线样品。

1 设计原理

BAW 微波延迟线的工作原理是:微波电通过 换能器的逆压电效应,将电信号转变为声信号经输 入匹配网络耦合到输入薄膜换能器,声信号在传声 介质中传播,当声信号到达输出薄膜换能器时,通过 换能器的压电效应将声信号转变为电信号,并经输 出匹配网络输出。

BAW 微波延迟线主要组成部分包括:输入和 输出薄膜换能器、传声介质、输入和输出匹配网络 等。其中,薄膜换能器由底电极、氮化铝(AlN)薄膜 和上电极组成,如图1所示。



图 1 BAW 微波延迟线和薄膜换能器结构示意图

2 设计实例

#### 2.1 声传输介质的材料选择

BAW 延迟线的延迟时间主要由声传输介质的 长度决定,而选取具有较低的声传播损耗因子的介 质材料对降低整个器件的插入损耗有重要影响。针 对本研究中器件频率非常高的特点,我们选用 YAG 材料作为声传输介质材料。

收稿日期:2018-04-26

基金项目:国家科技部重点研发计划项目资助

作者简介:毛世平(1978-),男,重庆云阳人,高级工程师,硕士,主要从事 SAW/BAW 器件的研究。E-mail:13883674379@139.com。

#### 2.2 换能器设计

体声波微波延迟线的插入损耗主要由5部分组成:输入、输出换能器的结合层损耗(2×BL)、反射损耗(2×TRL)、转换损耗(2×TCL)、声传播损耗(ML)和衍射损耗(DL)。

当工作频率一定时,传输损耗与延迟时间成正 比。本项目中工作频率要达到 K 波段,因此,设计 延迟线时应重点考虑换能器的设计,降低换能器的 转换损耗,从而降低延迟线的插入损耗。

在极薄电极和小串联电阻时,换能器转换损耗 L。为

$$L_{\rm c} = 10 \lg \frac{4R_{\rm o}R_{\rm a}}{(R_{\rm o} + R_{\rm a})^2 + (X_{\rm a} - \frac{1}{\omega C_{\rm o}})^2}$$
(1)

其中,

$$R_{a} = \left(\frac{4k_{t}^{2}}{\pi r_{\mathrm{D}}}\right) \left(\frac{1}{\omega_{0}C_{0}}\right) \times \frac{\left(r_{\mathrm{D}}/2\right)^{2}\left(1-\cos\theta_{0}\right)^{2}}{\left(\sin\theta_{0}\right)^{2}+\left(r_{\mathrm{D}}\cos\theta_{0}\right)^{2}}$$
(2)

$$X_{a} = \left(\frac{4k_{t}^{2}}{\pi r_{\mathrm{D}}}\right) \left(\frac{\sin\theta_{0}}{2\omega_{0}C_{0}}\right) \frac{1 + \left(\frac{r_{\mathrm{D}}^{2}}{2} - 1\right)\cos\theta_{0}}{(\sin\theta_{0})^{2} + (r_{\mathrm{D}}\cos\theta_{0})^{2}}$$
(3)

$$C_0 = \frac{\varepsilon_0 \varepsilon_r S}{t} \tag{4}$$

$$\theta_0 = \pi f / f_0 \tag{5}$$

$$r_{\rm D} = Z_{\rm D}/Z_0 \tag{6}$$

式中: $R_0$  为源内阻; $R_a$ 、 $X_a$  分别为换能器辐射阻抗 的实部和虚部; $k_t$  为薄膜换能器的机电耦合系数;S为换能器的有效面积; $Z_D$ 、 $Z_0$  分别为传声介质和压 电薄膜的声阻抗;f 为工作频率; $f_0$  为 1/2 波长换 能器对应频率<sup>[2-3]</sup>。

通过对  $L_c$  的理论计算和仿真,得到  $18 \sim 28$  GHz、换能器有效面积( $1.0 \sim 0.8$ )× $10^{-3}$  mm<sup>2</sup> 范围内  $L_c$  的变化曲面图,如图 2 所示。根据计算结果,我们选择适合的设计参数,设计了 K 波段 BAW 器件。



#### 2.3 换能器材料选择

在 BAW 器件中,ZnO 和 AlN 是常用的换能器 压电材料。因其膜厚与频率成反比,与声速成正比, 在膜厚非常薄的情况下,要制备高质量的薄膜很难。 因此,针对 K 波段如此高的频率,必须选用声速较 高的压电材料,使得膜厚尽量大,以减轻制备工艺的 难度。ZnO 的机电耦合系数比 AlN 大,但后者的声 速高,适合制作更高频率的换能器。针对这一情况, 本研究中选择声速较高的 AlN 材料作为 K 波段 BAW 器件的压电材料。同时,选用与传声介质声 阻抗相匹配的金属材料作为底电极以达到降低结合 层损耗的作用<sup>[4-5]</sup>。

#### 2.4 K 波段 BAW 延迟线制备

BAW 延迟线工艺流程图如图 3 所示。



K 波段 BAW 延迟线中 AlN 薄膜厚度在 200~ 320 nm,在该厚度条件下不易获得较好的 AlN 结 晶。图 4 是在 AlN 种子层上制备的 Au/AlN 结构。 由图可见,在 Au 上生长的初始 AlN 层存在约 200 nm 的过渡层。该过渡层存在从非晶态到晶态的转 换,因此结晶性能不是很好。图 5 是 Au 上不同



图 5 不同厚度条件下 AlN 薄膜结晶性能差异



图 6 不同厚度条件下 AlN 表面形貌差异

为了研制出可实现 K 波段信号延迟的器件,压 电薄膜 AlN 的厚度必须控制在 200~320 nm。由 图 4 可见,如此薄的 AlN 材料可能无法获得好的结 晶,因此需要分步进行验证和改进。改进从以下两 方面着手:

1) Au 电极材料质量。200~320 nm 的 AlN 很 薄,要求衬底材料的匹配性一定要好,因此,Au 电 极的结晶质量直接影响了 AlN 层的质量。故而先 考虑调整底电极沉积工艺,观察 Au 电极结晶质量 对 AlN 成膜有何影响。

2) AlN 工艺调整。为了获得在很薄的情况下 Au 上很好的 AlN 多晶薄膜,考虑对 AlN 薄膜工艺 进行调整。首先考虑的是沉积速率,尝试降低沉积 速率使得 AlN 薄膜在沉积过程中更加充分地结晶; 此外,可采用组合的工艺条件消除材料晶格不匹配 的影响,即在沉积过程中采用多种工艺条件,先获得 一层 20~50 nm 混晶的 AlN 层,消除 Au 电极表面 匹配性影响,然后再采用正常工艺加厚镀层。

通过上述工艺改进后,制备出的薄膜性能良好, 满足需要。图 7 为制备的 AlN 薄膜的 XRD 摇摆 曲线。



2.5 测试结果

通过以上研究,研制出 K 波段 BAW 延迟线,时 域测试曲线如图 8 所示,幅频响应测试曲线如图 9 所示。器件工作中心频率为 23.8 GHz,插入损耗为 51.9 dB,带宽为1122 MHz,延迟时间为299 ns,直通抑制为29 dB,3 次渡越抑制为40 dB。



3 结束语

本文针对 K 波段 BAW 延迟线,开展了换能器 设计、极薄 AlN 压电薄膜的制备等关键技术攻关, 初步探索了 K 波段 BAW 延迟线的设计和工艺制备 新方法。试制出了 K 波段 BAW 延迟线样品,其工 作中心频率为 23.8 Hz,插入损耗为 51.9 dB,带宽 为 1 122 MHz,延迟时间为 299 ns,直通抑制为 29 dB,3 次渡越抑制为 40 dB。

### 参考文献:

- [1] 胡爱民,马晋毅. 微声电子器件一信息化武器装备的 特种元件[M]. 北京:国防工业出版社, 2008.
- [2] DEFRANOULD P. Bulk acoustic microwave delay lines: design, fabrication and performance[J]. IEEE Proceedings, 1984, 131(4): 216-224.
- [3] REEDER T M, WINSLOW D K. Characteristics of microwave acoustic transducers for volume wave excitation [J]. IEEE Transactions on Microwave Theory and Techniques, 1969, MTT-17(11): 927-941.
- [4] KO S H, LEE D, KANG H W, et al. Nanoforest of hydrothermally grown hierarchical ZnO nanowires for a high efficiency dye-sensitized solar cell[J]. Nano Letter, 2011, 11: 666-671.
- [5] FU Y Q, LUO J K, DU X Y, et al. Recent developments on ZnO films for acoustic wave based bio-sensing and microfluidic applications[J]. Sensors and Actuators B, 2010, 143: 606-619.